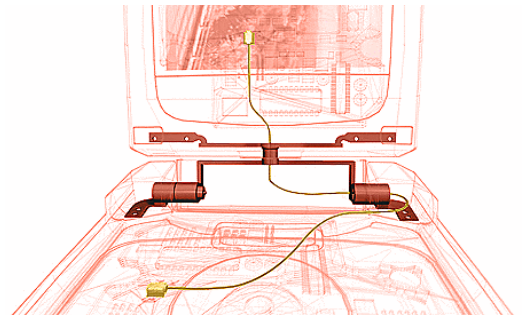
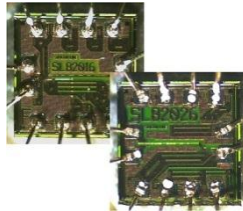


シリコン・ラインは携帯ならびにコンシューマ製品向けに世界最小電力化を
されたオプティカル・リンクPHY層ICをFOE2011で紹介します

シリコン・ライン製品群が10mW以下で3 Gbps容量のデータ転送を実現。

SL82026T/SL82016e - 超低電力（6mW未満）3 Gbps VCSEL ドライバ/TIA チップセット

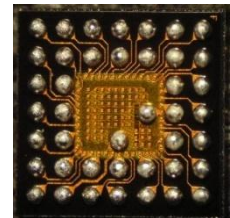
- 最大3 Gbps のデータ・レートをサポート
- VCSEL ドライバの電気消費量1mW未満
- トランスインピーダンス・アンプ電気消費量5mW未満
- VCSEL ドライバには自動温度補正機能、調整機能、
バーン・インおよび診断機能装備
- GaAsならびにSiフォト・ダイオードに最適なトランス
インピーダンス・アンプ
- 低価格
- 小型なサイズとフットプリント



SL83014 - 世界初、携帯電話アプリケーション向けのMIPI® D-PHY 光ブリッジ



- シリアライザ/デ・シリアライザの超低電力化により光
MIPI® D-PHY インタフェースを実現
- 最先端解像度のディスプレイとカメラをサポート
- CSI-1、CSI-2、ならびにDSI プロトコルをサポート
- 最大4データ・レーンをサポート
- 低価格
- 小型なサイズとフットプリント



FOE 2011 シリコン・ラインは4月13日から15日まで東京ビックサイトに開催されます
Fiber Optics Expo に出展します。上記製品やシリコン・ラインの製品群を
ご紹介いたしますので、ぜひ、ブースにお立ち寄りください。携帯電話、電子書籍、デジタル
・カメラ、ビデオ、PCならびに周辺機器、自動車、産業、医療向けアプリケーションに
最適な製品群をご紹介します。

シリコン・ラインについて

シリコン・ラインはアナログIC設計を行うファブレス会社で、2005年2月にドイツ、ミュンヘン市で創業しました。
携帯電話やコンシューマ製品向けにマルチ・ギガビットで光接続することを可能にする超低電力化、低コスト化された物理層テクノロジー
を提供しています。

住所：Elsenheimerstrasse 48, D-80687 Munich, Germany.

Email: sales@silicon-line.com

さらに詳細な情報は www.silicon-line.com をご覧ください。